

**Revendicări:**

Cutie de rezistență și de conductanță conținând un multirezistor comandabil cu reducere la scară, două borne de curent, un repetor de tensiune alcătuit dintr-un amplificator operațional cu sursă de alimentare dotată cu punct mediu, un rezistor de divizare, alcătuit din  $N$  rezistoare legate în serie cu nominali egali având  $(N + 1)$  borne de ieșire intermediare (în care  $N \geq (A - 1)$ , iar  $A$  este baza sistemului de numerație adoptat),  $M$  comutatoare unipolare pentru mai multe ordine (în care  $M \geq 4$ ), dintre care fiecare este executat în formă de  $(N + 1)$  chei comandate prin cod (sau comutatoare pas cu pas) cu  $(N + 1)$  ieșiri,  $M$  convertoare de tensiune în curent pentru mai multe ordine, dintre care fiecare este executat în formă de amplificator operațional, ale căror borne comune de ieșire și intrare de neinversare sunt întrunite și prin intermediul rezistorului de referință sunt legate la bara comună, ieșirile convertoarelor de tensiune în curent pentru mai multe ordine sunt racordate la intrările respective - polii comutatoarelor unipolare pentru mai multe ordine, ale căror ieșiri sunt legate la bornele intermediare de ieșire respective ale divizorului rezistiv, iar intrarea acestuia este racordată la a treia bornă de curent, care este legată cu ieșirea repetorului de tensiune, a cărei intrare de inversare este legată cu ieșirea divizorului rezistiv, **caracterizată prin aceea că** sunt introduse trei borne de curent și cinci borne de potențial, un comutator bipolar pentru două sensuri și un invertor alcătuit dintr-un amplificator operațional cu o sursă bipolară de alimentare, un multirezistor comandat și un rezistor de ajustare, prima bornă de curent a cutiei este legată de borna de ieșire de curent a primului pol al multirezistorului comandat cu reducere la scară, a cărei bornă de ieșire de curent a celui de-al doilea pol este racordată la a doua bornă de curent, a treia bornă de curent este conectată la borna de ieșire de curent a barei comune a sursei bipolare de alimentare a invertorului, a cărei intrare este legată la cea de-a patra bornă de curent și la prima ieșire a primului sens al comutatorului bipolar, iar primul pol al acestuia este racordat la a doua bornă de potențial, a doua bornă de ieșire de potențial a primului pol al multirezistorului comandat cu reducere la scară, iar prima bornă de ieșire de potențial a primului pol al acestuia este legată la prima bornă de potențial, a cincea bornă de curent este racordată la intrarea de neinversare întrunită cu borna de ieșire a punctului mediu de alimentare al amplificatorului operațional al repetorului de tensiune, cu a cincea bornă de potențial și a doua ieșire a celui de-al doilea sens al comutatorului bipolar, al cărui cel de al doilea pol este legat la a patra bornă de potențial și a doua bornă de ieșire de potențial a celui de al doilea pol al multirezistorului comandabil cu reducere la scară, iar prima bornă de ieșire de potențial a celui de-al doilea pol al acestuia este legată la a treia bornă de potențial, prima ieșire a celui de-al doilea sens al comutatorului bipolar este legată la prima bornă de ieșire de potențial a polului barei comune de alimentare a invertorului.

**Revendicările se bazează în întregime pe descrierea invenției la certificatul de autor nr. 1826070, SU**