

Invenția se referă la tehnica de calcul și microelectronică și poate fi aplicată la producerea și exploatarea circuitelor supraintegrate dotate cu mijloace compacte de testare și diagnosticare. Dispozitivul cu intrare de resetare 6 și de tact 7 conține registru de sincronizare 1, contor 2, memorie operativă 3, sumator modulo q 4, grup de registre 5, comutator 8, portă logică ȘI 9, trei porți logice SAU 10, 11, 12.

